

État haut $V_{BH} = |V_{OH\ min} - V_{IH\ min}|$

CMOS $= 4,4 - 3,5 = 0,9V$

$$V_{BB} = |V_{OL\ max} - V_{IL\ max}|$$

$$= 1,5 - 0,33 = 1,17V$$

En pratique, on considère la valeur contraignante.

Pour un fonctionnement correct, le niveau de bruit doit rester inférieur à $V_B = 0,9V$

TTL

$$\begin{array}{l} V_{BH} = 2,4 - 2 = 0,4V \\ V_{BB} = 0,8 - 0,4 = 0,4V \end{array} \Bigg|$$

TTL $\Rightarrow V_B = 0,4V$