

Seq 1.1

91

logique de decodage (reconnait des bits d'adresses \rightarrow determine une plage d'adresses et active en consequence un "chip select")

92

donnees

émetteur

93

lecture : memoire

écriture : μP

entrée : dispositif d'entrée

sortie : μP

94

: nb de connexions qui ne depend pas du nb d'elements = faire communiquer

94 bis

ensemble
IN et OUT