

95

$M | \overline{IO} = 0 \implies$  accès IO

$\Pi | \overline{IO} = 1 \implies$  accès mém.

96

case mém. : on écrit à l'@ u ce qui on a écrit précédemment à cette m<sup>1</sup> adresse

disp d'ent. : @ u en lecture (entrée) désigne un dispositif d'entrée

@ u en écriture (sortie) désigne un dispositif de sortie qui n'a, a priori,

rien à voir

avec le disp. d'entrée situé à la m<sup>1</sup> adresse

$\Pi | \overline{IO} = 0$

	$\Pi   \overline{IO} = 1$	$\overline{RD} = 0$	$\overline{WR} = 0$
@ m	case mém.	disp d'E	disp de sortie
$\exists$ 3 espaces d'adressage $\neq$	espace mémoire	espace d'entrée	espace de sortie